



Fenerbahçe Üniversitesi

BLM 202 – Bilgisayar Mimarisi

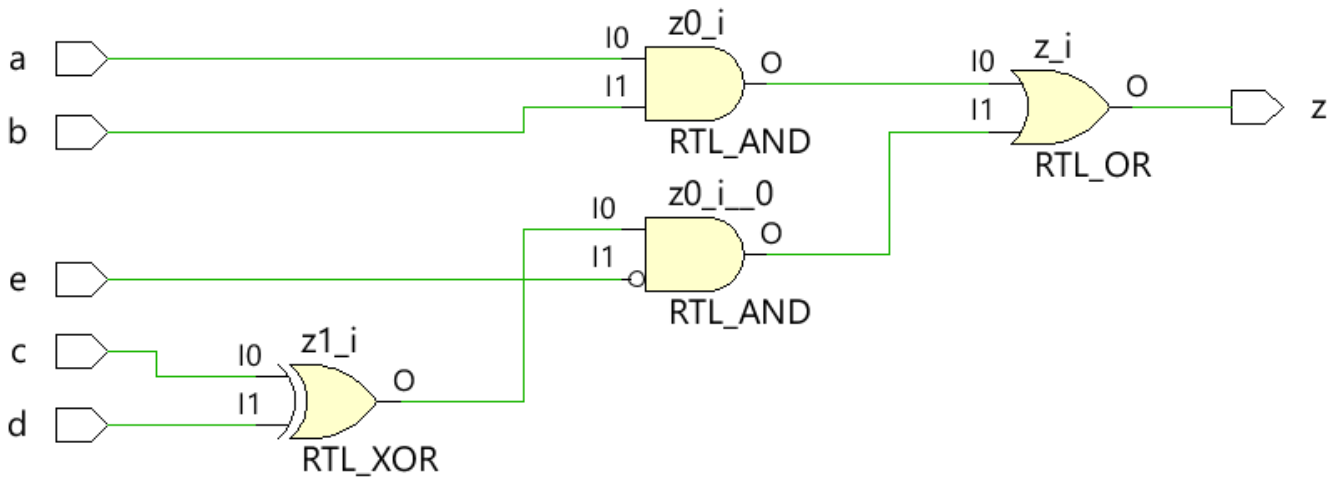
Ödev 1: Kombinyonel ve Ardışık Devreler

Ödev Veriliş Tarihi:

Ödev Teslim Tarihi ve Yeri:, Ders Saatlerinde, Ders Sınıfında

Soru 1:

Aşağıda verilen kombinyonel şematik tasarımın Verilog RTL tasarımını yapınız..



Soru 2:

Aşağıda RTL tasarımın şematik gösterimini çiziniz. Tasarımın tepe modülü MyFirstVerilog modülüdür.

```
module MyFirstVerilog(  
    input [15:0] sw,  
    output [15:0] led  
);  
  
    wire temp0, temp1;  
  
    MyXor MyXorInst0(sw[0], sw[1], temp0);  
    MyXor MyXorInst1(sw[2], temp0, temp1);  
    MyXor MyXorInst2(sw[3], temp1, led[0]);  
  
endmodule  
  
module MyXor(  
    input a,  
    input b,  
    output q  
);  
  
    assign q = a^b;  
endmodule
```