



Fenerbahçe Üniversitesi

BLM 202 – Bilgisayar Mimarisi

Ödev 2: Sonlu Durum Makinası

Ödev Veriliş Tarihi:

Ödev Teslim Tarihi ve Yeri:, Ders Saatlerinde, Ders Sınıfında

Soru 1:

Aşağıda verilen durum makinasının Verilog RTL dili ile tasarımını yapınız.

Durum makinası 11 durumunda çıktı olarak 1 vermekte diğer tüm durumlarda ise 0 vermektedir.

